

This diagram shows the top-down view of the PCB layout. It includes the placement of components such as the microcontroller, memory, and various peripheral chips, along with the routing of traces connecting them. The layout is symmetrical around a central vertical axis.

技术指标:

1. 塑件表面应光洁、无毛边、无明显收缩、缺陷、裂纹等现象。
2. 温度范围： $-25^{\circ}\text{C}\sim 85^{\circ}\text{C}$ 。
3. 额定电压：50V AC, DC。
4. 耐电压：500V AC/minute。
5. 接触电阻： $\leq 0.02\Omega$ 。
6. 绝缘电阻： $\geq 100\text{M}\Omega$ 。
7. 额定电流：1A AC, DC。
8. 产品料号：

WT125HW—** * *—**

L0	胶芯材质PA9T本色(白色)无LOGO
00	胶芯有LOGO:WD
0W	胶芯无LOGO

NO OF CKT(产品PIN数)

Plating(电镀方式)

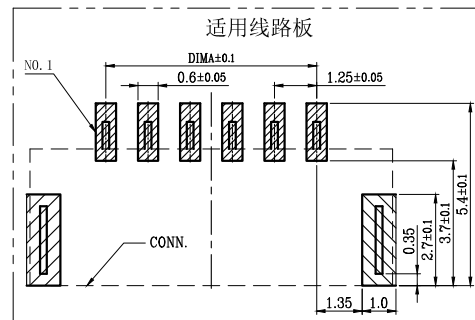
1:端子全金(G/F OVERALL)

4:端子全亮锡

- Packing (包装方式)

T:TUBE管装

R:TAPE & REEL卷装



一般公差(TOLERANCE)

X. $\pm .50$	.XX $\pm .10$
.X $\pm .20$	.XXX $\pm .05$
ANGLES $\pm 1^\circ$	

CKT	A	B	C	D	E	F
2	1.25	3.80	5.75	4.95	2.15	0.75
3	2.50	5.05	7.00	6.20	3.40	2.00
4	3.75	6.30	8.25	7.45	4.65	3.25
5	5.00	7.55	9.50	8.70	5.90	4.50
6	6.25	8.80	10.75	9.95	7.15	5.75
7	7.50	10.05	12.00	11.20	6.65	4.15
8	8.75	11.30	13.25	12.45	6.65	4.15
9	10.00	12.55	14.50	13.70	7.90	5.40
10	11.25	13.80	15.75	14.95	9.15	6.65
11	12.50	15.05	17.00	16.20	10.40	7.90
12	13.75	16.30	18.25	17.45	11.65	9.15
13	15.00	17.55	19.50	18.70	12.90	10.40
14	16.25	18.80	20.75	19.95	11.65	9.15
15	17.50	20.05	22.00	21.20	11.65	9.15
16	18.75	21.30	23.25	22.45	11.65	9.15
18	21.25	23.80	25.75	24.95	11.65	9.15

ZGWD 浙江温达电子有限公司
ZHEJIANG WENDA ELECTRONICS CO., LTD

品名 (TITLE)		制图 (DR)	
1.25 Pitch H型卧式WTB		ANLAN	
料号 (DWG.NO)		校对 (CHKD)	
WT125HW-****-**		李绍宗	
		审核 (APPD)	
		黄志明	
比例 (SCALE)	单位 (UNITS)		张数 (SHEET)
1:1	mm		SIZE
			REV
			1 OF 1
			A4
			A